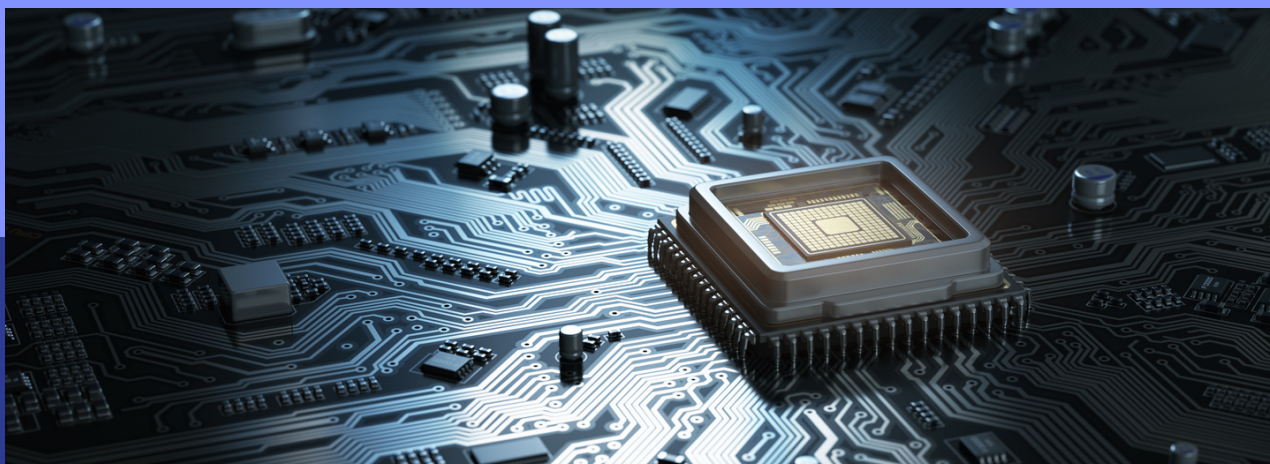




Layout 工程師人才培訓班

本課程為培訓半導體佈局設計工程師的學術知識與實務上的能力，除了讓學員懂得繪製電路線圖、測試電路圖的可行性之外，更要具備能達到製造製程、設計流程和電路性能三方面的條件，提升半導體佈局設計工程師的專業能力，成為半導體業界的優秀人才。



招生資訊

報名日期：112/01/01~112/03/30

訓練日期：112/04/08~112/07/16

訓練地點：國立臺北科技大學

招生對象

- 一、本計畫經費補助適用 15 歲至 29 歲之本國籍待業青年。
- 二、因名額有限，高中職以上畢業非有學籍者、待業者、對半導體產業有興趣者，優先錄訓。
- 三、歡迎應屆畢業，有意願轉職或轉換跑道的青年報名參加。

承辦單位



臺北科大推廣教育中心

台北市大安區忠孝東路三段1號
科研大樓1樓

02-27712171 分機1720

sce@mail.ntut.edu.tw

聯繫方式



官方首頁



官方FB



官方LINE